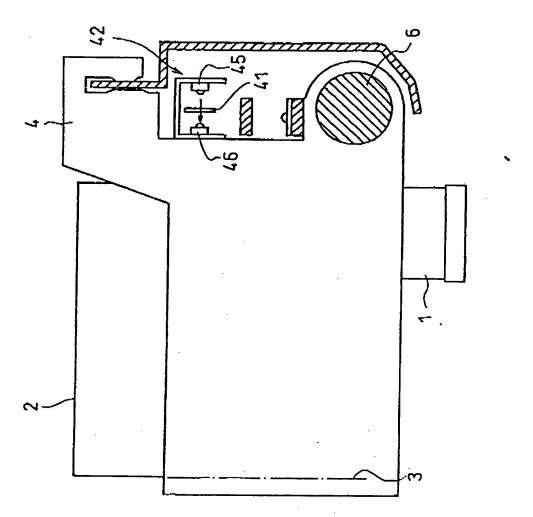


Fig. 4



んがん

相送リモータト13 サバルスモーターフ 免被回路 圧電摄動子 スイシヤ COE 58 m 99 フィボシフタ 中国社がカインファ 制御ロジック **1**-11--54 RAM ...53 --52 包卸部 多が、傷力 第2ラッチ 第1ラッチ インローダ 第23R 策ーの

7: pulse motor

11: encoder

12: controller

paper feeding motor 5

piezoelectric actuator 25a:

external I/F

53:

reception buffer, intermediate buffer, output buffer 54:

oscillator 56:

drive signal generator internal I/F 58:

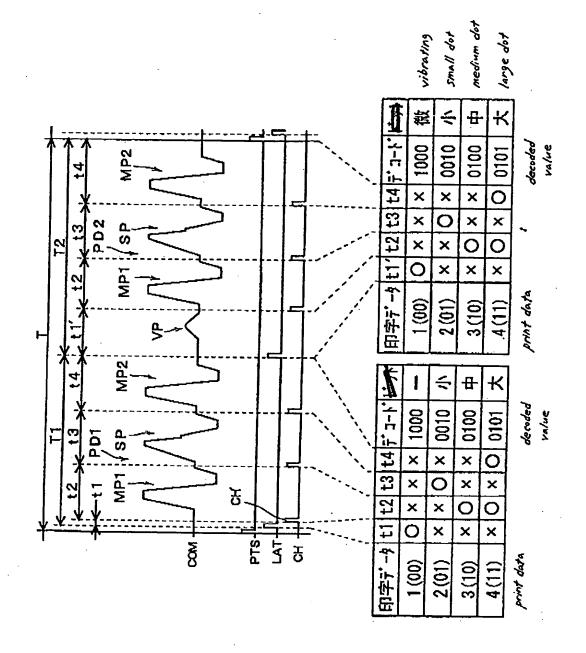
second shift register first shift register 61: 62:

second latch first latch 63: 64:

control logic decoder 65: .99

level shifter

switcher





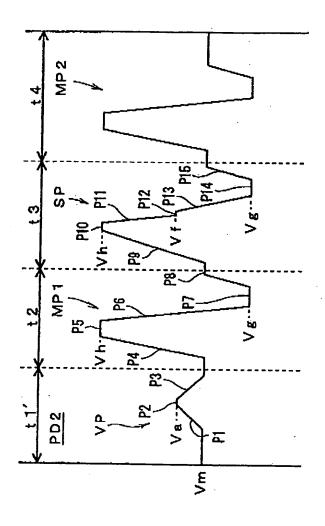
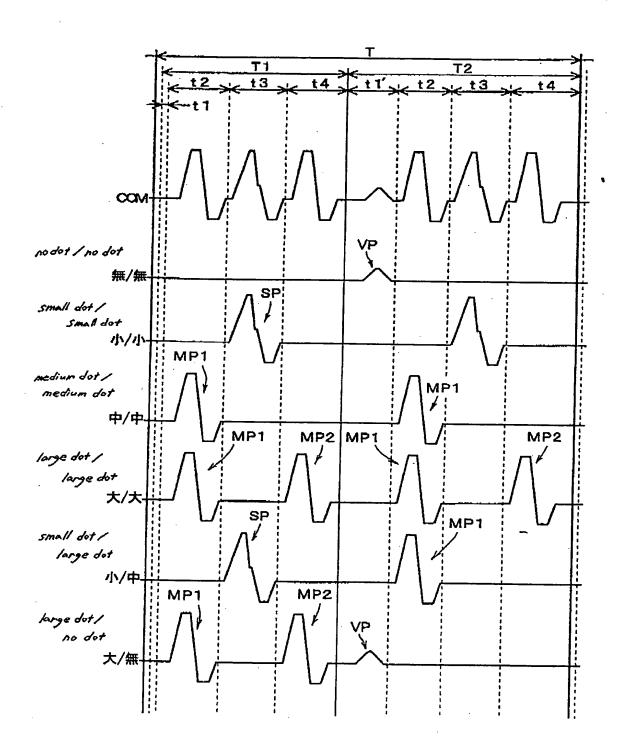




Fig. 9



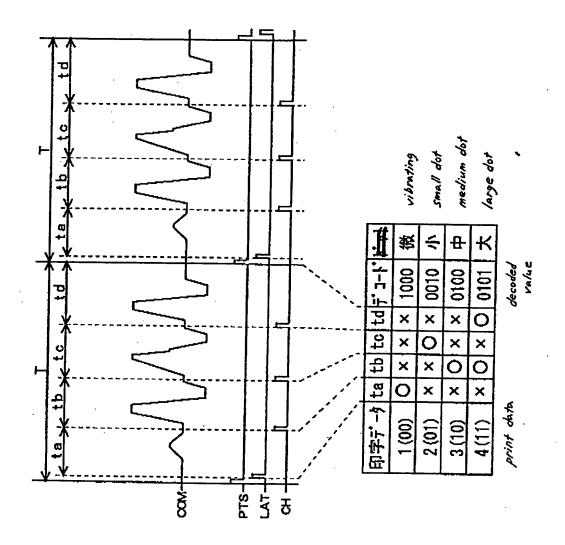


Fig. 10